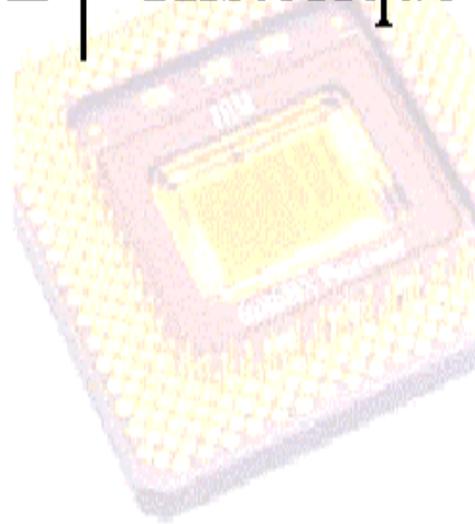




Historique



1 | Historique



La Préhistorique -3000 à 1900

-3000 : Chine, l'**octogone** à trigramme



-500 : Moyen Orient, l'**abaque** et le **boulier**.

1642 : Pascal, met au point la Pascaline (+, -)



1666 : Moreland, la multiplication par additions successives.

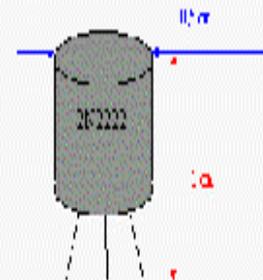
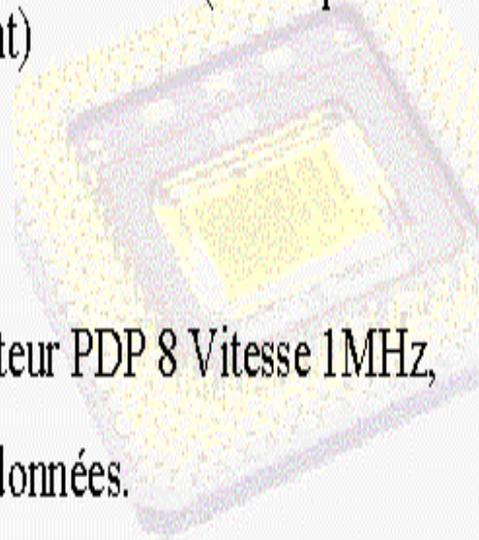
1840 : Ada Lovelace, principe itérations successives : **algorithme** en honneur de Al Khowarizmi (820).

1854 : Boole, Algèbre de Boole

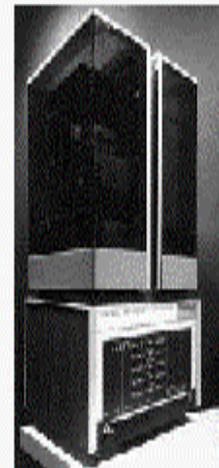
Deuxième Génération

Utilisation : Traitement des nombres et des données : 10^5
Fonctions logiques

1947 : Invention du **Transistor** (interrupteur com
électroniquement)



1965 : Mini ordinateur PDP 8 Vitesse 1MHz,
790 W, $1m^2$
Mémoire 4096 données.





Troisième Génération

Utilisation : Traitement des nombres et des données (syntaxe et sémantique) : 10^6 Fonctions logiques

1961 Fairchild Semiconducteur Circuit intégré

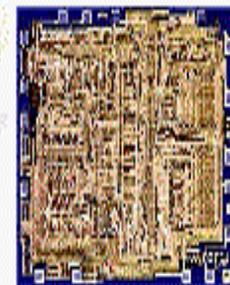


1965 : Loi de Moore . Complexité des circuits x 2 / 2 ans

1971 : Intel lance le premier microprocesseur i4004 (60000 instructions /s , vitesse 108 KHz,

2300 Transistors de taille 10^{-3} m

1978 : Intel lance le 8086 330 000 instruction /s



1981 : IBM PC





Quatrième génération

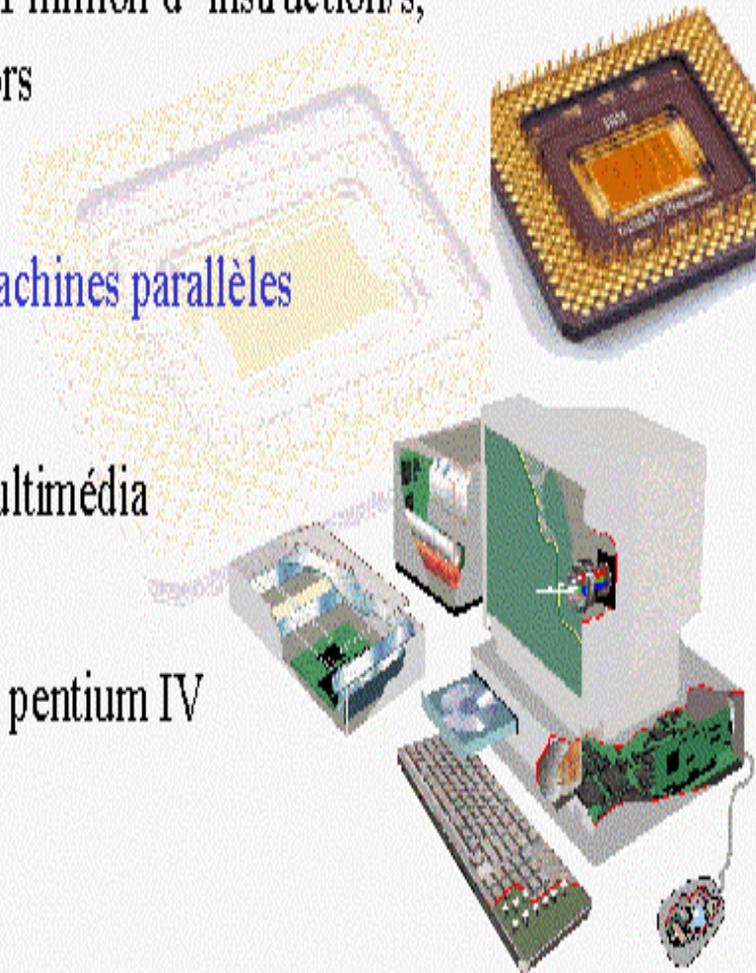
Utilisation : Réseaux de machines : 10^7 Fonctions logiques

1985 : Intel 80386, 1 million d'instruction/s,
200.000 transistors

1986 : Premières machines parallèles

1990 : Machines multimédia

2000 : Intel lance le pentium IV



Capacité d'intégration

